



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: 019-LAP-STBus-M

PART NO : _____

VERSION : V1.05

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing.



目录

1	软件注册	3
2	人机界面	5
3	使用说明	6



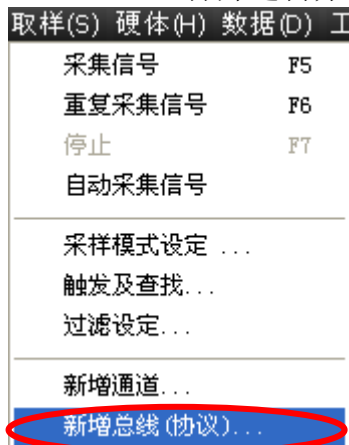
1 软件注册

软件注册请依照下列步骤进行注册。

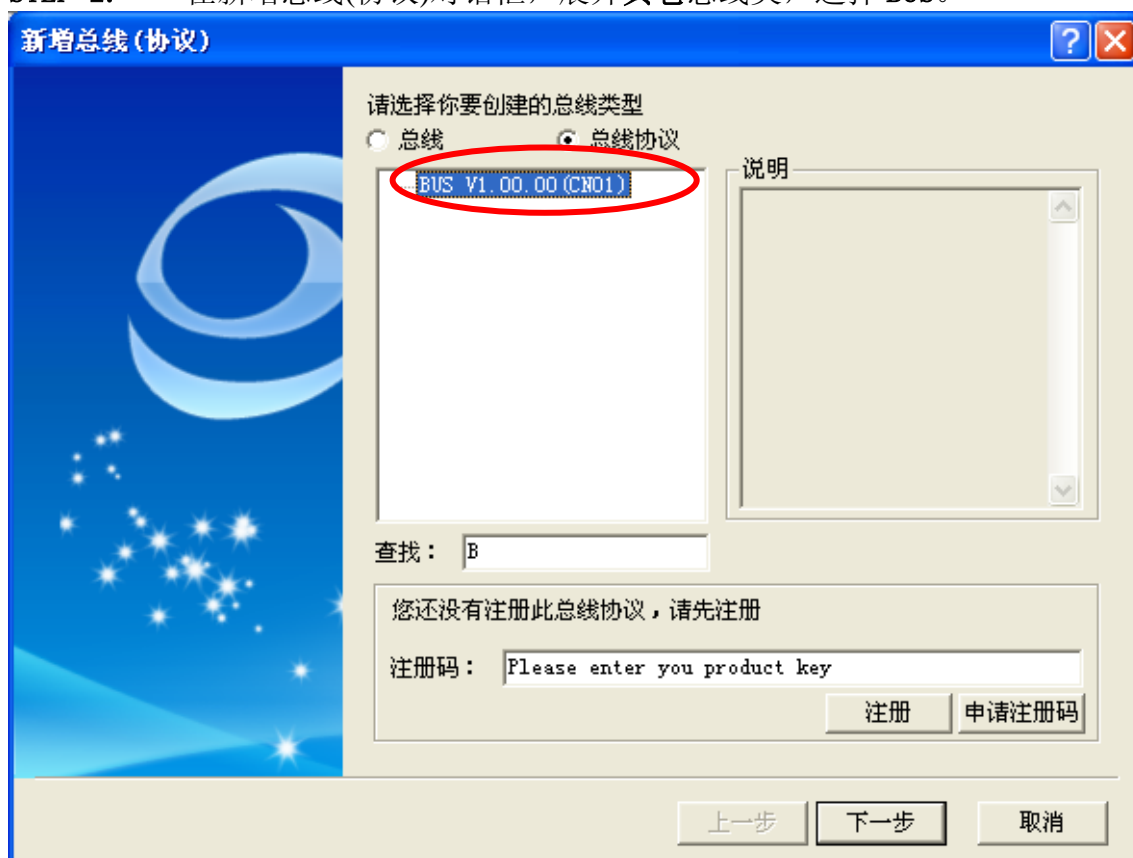
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软件，在取样->新增总线(协议)菜单，调出新增总线(协议)对话框。

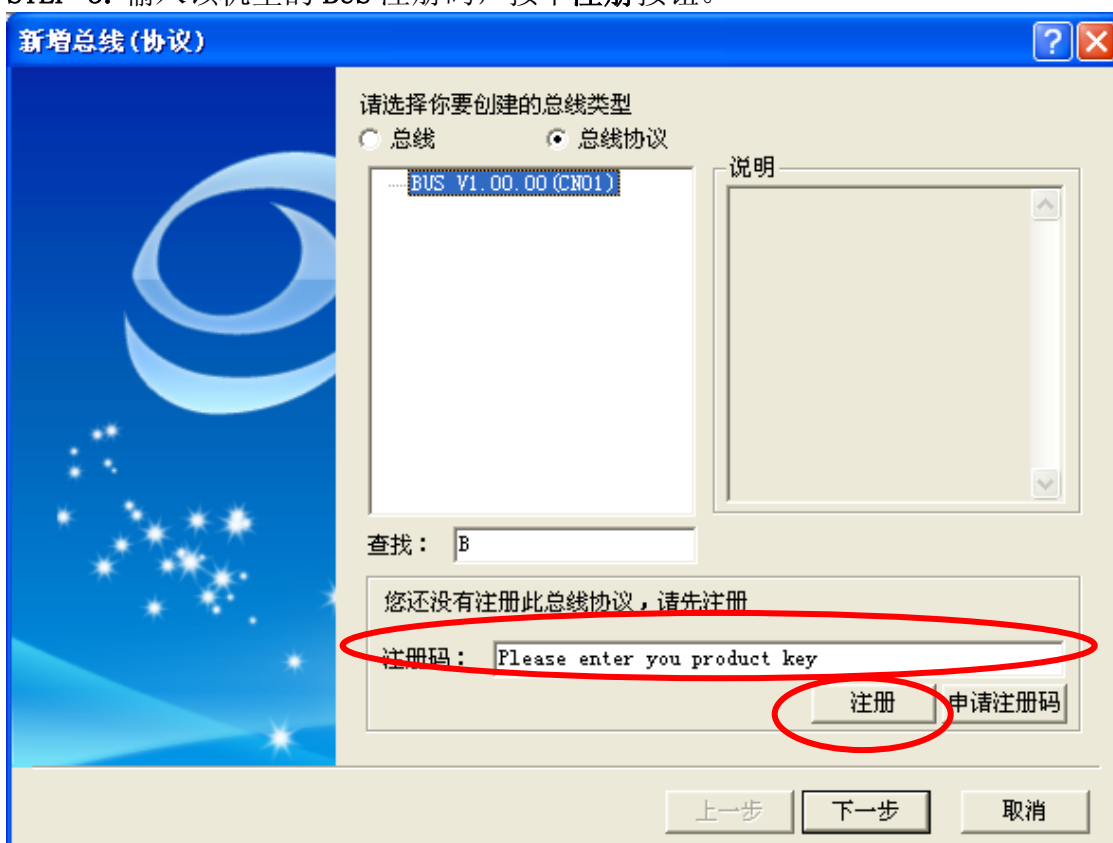


STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 BUS。

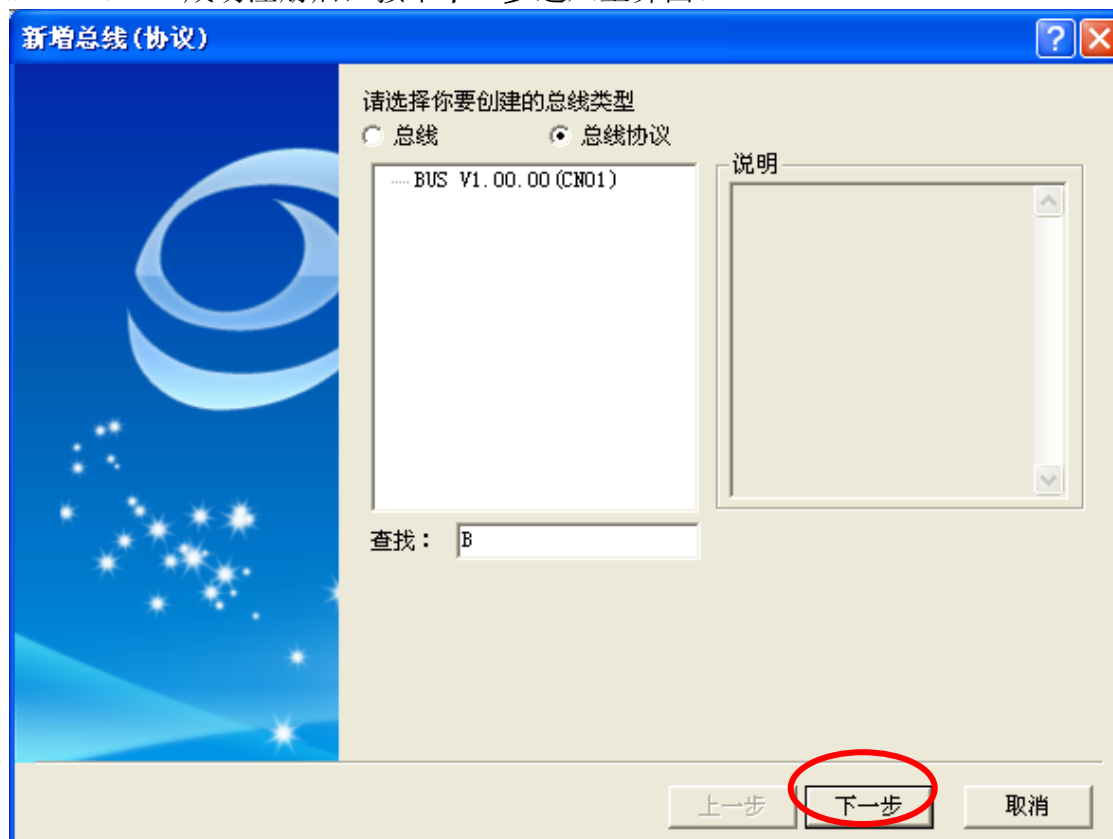




STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。





2 人机界面

设定部分，请参考下图界面。

STBus总线协议

通道设定

FR: A0

STBus: A1

CLK: A2

总线协议设定

同步电平: FR低电平

采样边沿: 下降沿

☐ 帧长: 512 Bit
(Min:8,Max:2048)

总线协议格式

子项	颜色	进制显示
Data	绿色	默认

默认值 上一步 下一步 取消

通道设定:

FR: 同步讯号线，用来确定封包的起始与结束。默认值为 A0。

STBus: ST 与 GCI 的数据线，默认值为 A1。

CLK: 频率讯号线，默认值为 A2。

总线协议设定:

同步电平: FR 低电平与 FR 高电平，默认值为 FR 低电平。

采样边沿: 可选择上升沿或下降沿采样，默认值为下降沿。

帧长: 默认值为不勾选，勾选时，封包长度为固定，如设定 512 Bit 时，每个封包必须为 512 Bit，多出与不足的部分，不进行解码，数据以 8 Bit 为一组显示。

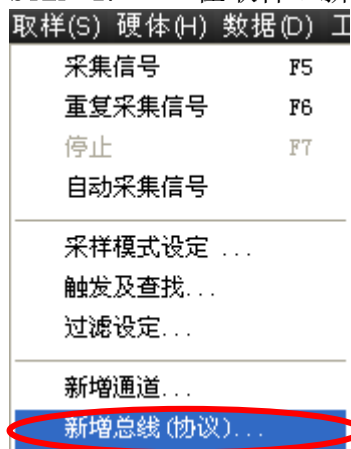
总线协议格式设定:

使用者可自行设定解码字段的颜色。Data 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

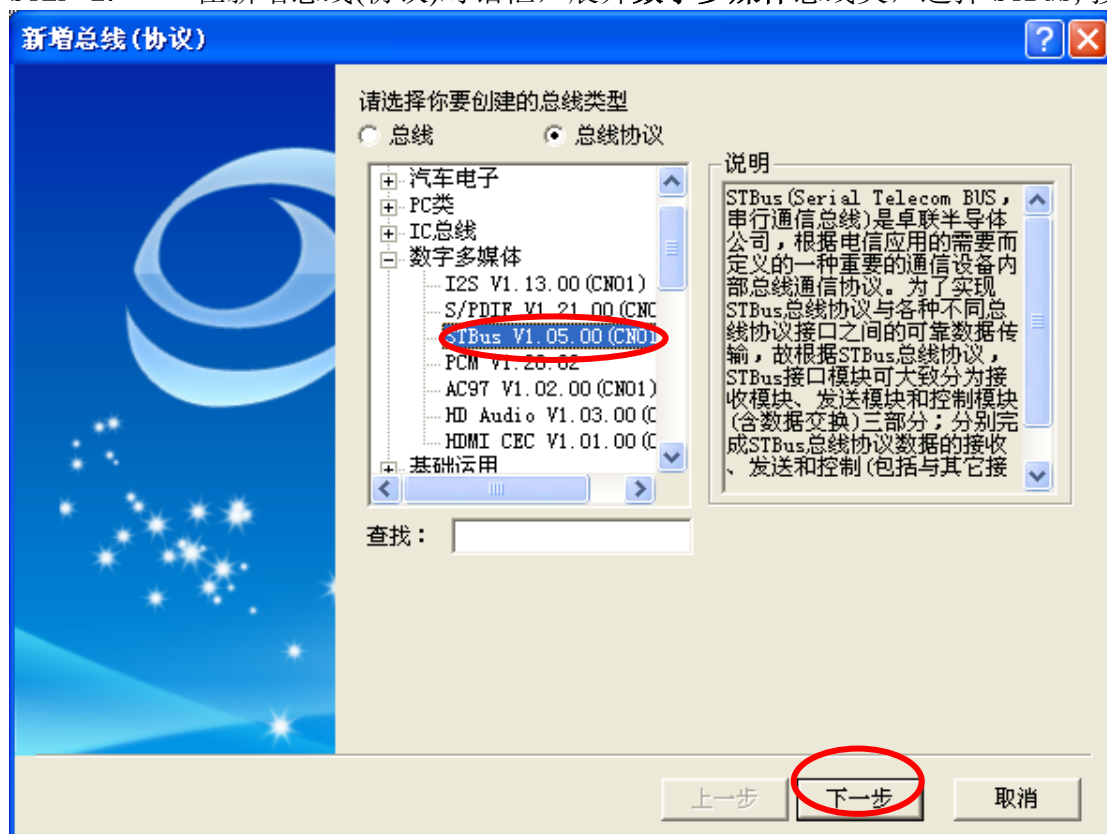


3 使用说明

STEP 1. 在取样->新增总线(协议)菜单，调出新增总线(协议)对话框。



STEP 2. 在新增总线(协议)对话框，展开数字多媒体总线类，选择 STBus, 按下下一步。





STEP 3. 通道设定。

STBus总线协议

通道设定

FR: A0

STBus: A1

CLK: A2

总线协议设定

同步电平: FR低电平

采样边沿: 下降沿

☐ 帧长: 512 Bit
(Min:8,Max:2048)

总线协议格式

子项	颜色	进制显示
Data		默认

默认值 上一步 下一步 取消

STEP 4. 总线协议设定。

STBus总线协议

通道设定

FR: A0

STBus: A1

CLK: A2

总线协议设定

同步电平: FR低电平

采样边沿: 下降沿

☐ 帧长: 512 Bit
(Min:8,Max:2048)

总线协议格式

子项	颜色	进制显示
Data		默认

默认值 上一步 下一步 取消



STEP 5. 总线协议格式设定。

STBus总线协议

通道设定

FR: A0

STBus: A1

CLK: A2

总线协议设定

同步电平: FR低电平

采样边沿: 下降沿

☐ 帧长: 512 Bit (Min:8,Max:2048)

总线协议格式

子项	颜色	进制显示
Data	 	默认

默认值 上一步 下一步 取消

STEP 6. 按下下一步按钮，完成所有设定。

STBus总线协议

通道设定

FR: A0

STBus: A1

CLK: A2


总线协议设定

同步电平: FR低电平

采样边沿: 下降沿

☐ 帧长: 512 Bit (Min:8,Max:2048)

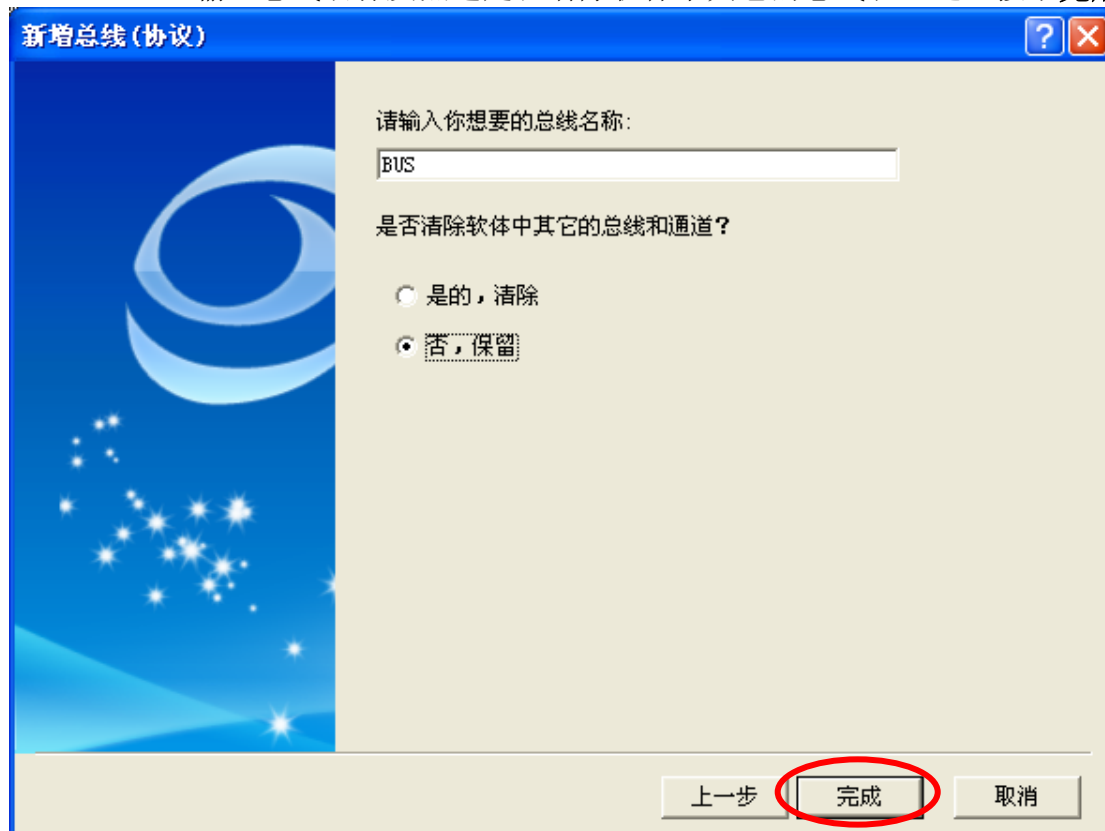
总线协议格式

子项	颜色	进制显示
Data	 	默认

默认值 上一步 下一步 取消

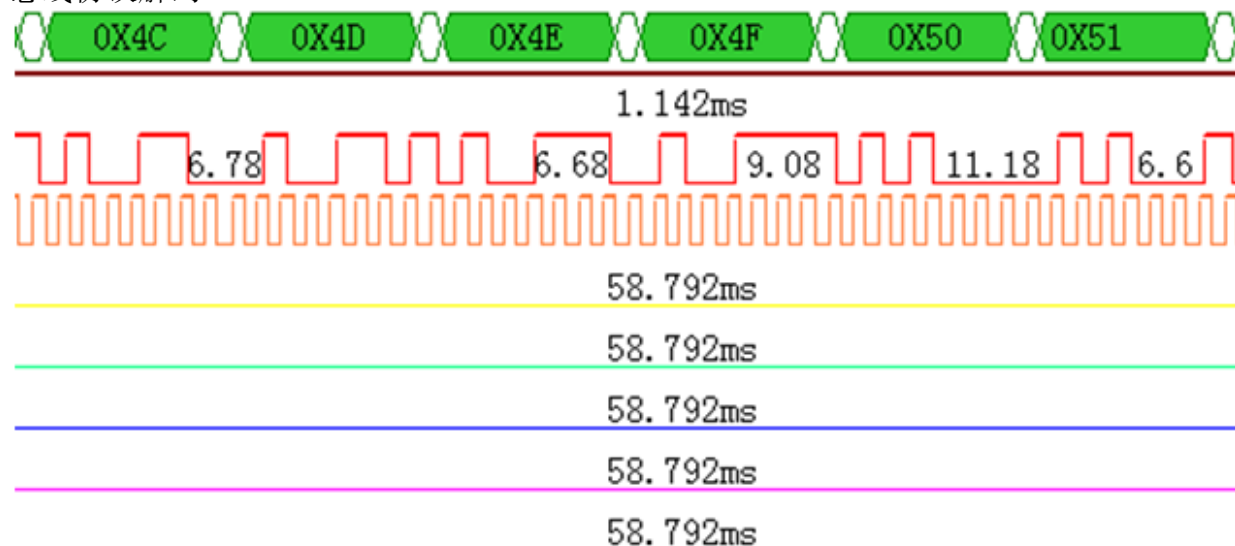


STEP 7. 输入总线名称及点选是否清除软体中其它的总线和通道，按下**完成**按钮。



STEP 8. 下图为总线协议分析模组译码完成图示。设定条件为任一边沿、记忆深度 128K、采样频率为 50MHz。（采样频率最好是待测讯号的 8 倍以上）

总线协议解码





封包列表

導航器			
总线封包列表			
数据统计			
内存分析			
封包 #	名称	起始点	Data
1	Bus1(STBus)	0.98672ms	64BYTES
封包 #	名称	起始点	Data
2	Bus1(STBus)	2.14882ms	64BYTES
封包 #	名称	起始点	Data
3	Bus1(STBus)	3.29132ms	64BYTES
封包 #	名称	起始点	Data
4	Bus1(STBus)	4.45342ms	64BYTES